



VDL TBP
ELECTRONICS

DESIGN FOR EXCELLENCE

FOKUS AUF KOSTEN VERRINGERT QUALITÄT

FOKUS AUF QUALITÄT VERRINGERT KOSTEN

VDL TBP Electronics

Vlakbodem 10
3247 CP Dirksland
Niederlande

+31 187 602 744
info@vdltbpelectronics.com
www.vdltbpelectronics.com

vdltbpelectronics.com



DfM | DESIGN FOR MANUFACTURING

DIE MACHBARKEIT VON ENTWÜRFEN OPTIMIEREN

Die Maximierung der Machbarkeit des Entwurfs bedeutet die Minimierung von Korrekturarbeiten während der Produktion.

Vorbereitungsphase

Instruktion Auftraggeber 1

- Idee als Blockschema
- Schlüsselkomponenten
- Erforderliche Lieferqualität
- Gewünschte Lieferflexibilität
- Voraussichtlicher Product Life Cycle

VDL TBP Electronics berät 2

- DfM-Richtlinien
- Richtlinien für den Datenaustausch
- Allgemeine Machbarkeitsempfehlung einschließlich bevorzugter Komponenten

DfM-phase

Auftraggeber liefert 3

- Alle Produkt- und Entwurfsvorgaben
- Eine Stückliste aller Komponenten
- CAD-Daten

VDL TBP Electronics berichtet 4

- Identifizierte Probleme für die Machbarkeit des Entwurfs
- Konkrete Empfehlungen zur Maximierung der Machbarkeit des Entwurfs auf der Grundlage der identifizierten Probleme
- Berechneter prozentualer Produktionsertrag

Design for eXcellence

DfM-Ergebnisse 5

- Ihr Konstrukteur ist in der Lage, den Entwurf so zu perfektionieren, dass einer effizienten und effektiven Produktion nichts mehr im Wege steht
- Sie erhalten bereits vor der Fertigung berechnete Quoten für den Produktionsertrag, die wir als einziger Anbieter von EMS-Dienstleistungen verbindlich in unsere Angebote aufnehmen
- Maximale Produktionserträge
- Maximale Lieferqualität
- Maximale Lieferflexibilität
- Maximale Produktzuverlässigkeit
- Maximaler Value of Ownership

Right first time: ausschließlich die richtigen Dinge tun, gleich beim ersten Mal

DfT | DESIGN FOR TESTING

TESTDECKUNG UND TESTZUGÄNLICHKEIT VON ENTWÜRFEN OPTIMIEREN

Unser Extended Boundary Scan ist die effektivste und effizienteste Mixed-Signal-Testmethode (einschl. Programmierung, Kalibrierung und Abdeckung funktionaler Testvorgaben).

Vorbereitungsphase

Instruktion Auftraggeber

1

- Idee als Blockschema
- Schlüsselkomponenten
- Erforderliche Lieferqualität
- Gewünschte Lieferflexibilität
- Voraussichtlicher Product Life Cycle

VDL TBP Electronics berät

2

- DfT-Richtlinien
- Richtlinien für den Datenaustausch
- Allgemeine Empfehlungen zur Testdeckung und Testzugänglichkeit, einschließlich bevorzugter Komponenten

DfT-phase

Auftraggeber liefert

3

- Alle Produkt- und Entwurfsvorgaben
- Eine Stückliste aller Komponenten
- Einen Schaltplan
- CAD-Daten

VDL TBP Electronics berichtet

4

- Identifizierte Probleme für die Testzugänglichkeit des Entwurfs
- Empfehlungen zur Maximierung der Testzugänglichkeit und Testdeckung des Entwurfs
- Die optimale Teststrategie, die unter Berücksichtigung der Entwurfskomplexität und der vorgegebenen Lieferqualität wirtschaftlich vertretbar ist
- Die berechnete Lieferqualität (ppm-Wert)

Design for eXcellence

DfT-Ergebnisse

5

- Jeder Konstrukteur ist in der Lage, den Entwurf so zu perfektionieren, dass eine maximale Testdeckung und Testzugänglichkeit gegeben ist
- Sie erhalten bereits vor der Fertigung berechnete Quoten für die Lieferqualität, die wir als einziger Anbieter von EMS-Dienstleistungen verbindlich in unsere Angebote aufnehmen
- VDL TBP bietet Ihnen die besten Lösungen für die Produktionstests
- Maximale Produktionserträge
- Maximale Lieferqualität
- Maximale Lieferflexibilität
- Maximale Produktzuverlässigkeit
- Maximaler Value of Ownership

Right first time: ausschließlich die richtigen Dinge tun, gleich beim ersten Mal